

ANIR 検出器配線ピン配置表

2007/11/08 Uchimoto

2008/2/6 Uchimoto

2008/1/30 Motohara

名前	種類	線色	電圧値[V]	FrontEnd	DIN96(DRV)	DIN96(ADC)	Hermetic16-23	Hermetic16-26	MDM25	MDM31
AGND	GND	黒	0	AGND	B?	-	A	-	1	-
DRAIN	BIAS	紫	5	D BIAS00	A4	-	B	-	2	-
VDDA	BIAS	赤	5	D BIAS01	C4	-	C	-	3	-
VDD	BIAS	赤	5	D BIAS02	A5	-	D	-	4	-
VFET	BIAS	緑	5	D BIAS05	C6	-	E	-	5	-
FETBIAS	BIAS	灰	5	D BIAS06	A7	-	F	-	6	-
FETGATE	BIAS	灰	5	D BIAS07	C7	-	G	-	7	-
VRESET	BIAS	青	0.5	D BIAS08	A8	-	H	-	8	-
OUTSIG1	OUT	黄	2.5	VOU0	-	C17	R	-	14	-
OUTREF1	REF	橙	2.5	VGND0	-	B17	S	-	15	-
OUTSIG2	OUT	黄	2.5	VOU1	-	C16	T	-	16	-
OUTREF2	REF	橙	2.5	VGND1	-	B16	U	-	17	-
OUTSIG3	OUT	黄	2.5	VOU2	-	C15	V	-	18	-
OUTREF3	REF	橙	2.5	VGND2	-	B15	W	-	19	-
OUTSIG4	OUT	黄	2.5	VOU3	-	C14	X	-	20	-
OUTREF4	REF	橙	2.5	VGND3	-	B14	Y	-	21	-
RESET	CLOCK	青	0/5	D CLK0	A31	-	-	A	-	1
READ	CLOCK	赤	0/5	D CLK1	C30	-	-	B	-	2
FSYNC	CLOCK	茶	0/5	D CLK2	A30	-	-	C	-	3
LSYNC	CLOCK	緑	0/5	D CLK3	C29	-	-	D	-	4
VCLK	CLOCK	黄	0/5	D CLK4	A29	-	-	E	-	5
CLK1	CLOCK	紫	0/5	D CLK5	C28	-	-	F	-	6
CLK2	CLOCK	紫	0/5	D CLK6	A28	-	-	G	-	7
CLKB1	CLOCK	灰	0/5	D CLK7	C27	-	-	H	-	8
CLKB2	CLOCK	灰	0/5	D CLK8	A27	-	-	J	-	9
LRST	CLOCK	橙	0/5	D CLK9	C26	-	-	K	-	10
RESETEN	CLOCK	青	0/5	D CLK10	A26	-	-	L	-	11
O1	CLOCK	赤	0/5	D CLK11	C25	-	-	M	-	12
DGND	GND	黒(太)	0	DGND	B?	-	-	N	-	20,21
PTDETV+	PT	橙	-	-	-	-	-	-	-	28
PTDETI+	PT	橙	-	-	-	-	-	-	-	29
PTDETI-	PT	青	-	-	-	-	-	-	-	30
PTDETV-	PT	青	-	-	-	-	-	-	-	31

右表へ

ANIR温度計配線ピン配置表

2008/2/16 Motohara

名前	種類	線色	電圧値[V]	デュワー内			Hermetic16-18(1)	デュワー外
				DB9(1)メス	DB9(2)オス	DB9(3)メス		DB25(MUX)
PT2V+	GND	赤	-	8	-		A	15
PT1V+	BIAS	赤	-	7	-		B	4
PTDETV+	BIAS	橙	-	-	6		C	-
PT1V-	BIAS	黒	-	1	-		D	16
PT2V-	BIAS	黒	-	3	-		E	14
HEATER-	BIAS	黄	-	-	2		F	-
PT2I-	BIAS	黒	-	4	-		G	1
PT1I-	BIAS	黒	-	2	-		H	3
PT3V+	OUT	紫	-	-	5		J	6
PT1I+	REF	赤	-	6	-		K	17
PT2I+	OUT	赤	-	9	-		L	2
PT3V-	REF	茶	-	-	4		M	18
PT3I-	OUT	茶	-	-	4		N	5
PTDETI+	REF	橙	-	-	7		P	-
PTDETV-	OUT	青	-	-	9		R	-
HEATER+	REF	緑	-	-	3		S	-
PT3I+	CLOCK	紫	-	-	5		T	19
PTDETI-	CLOCK	青	-	-	8		U	-